

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**



THOMSON
DELPHION

[RESEARCH](#) [My Account](#) | [Products](#)

[Search:](#) Click-Number Boolean Advanced Device

[Help](#)

[Logout](#) [MyProfile](#) [Saved Searches](#)

The Delphion Integrated View

Buy Now: PDF | More choices... Tools: Add to Work File: Create new Work File Go

View: [INPADOC](#) | Jump to: [Top](#) Email this to a friend

>Title: **JP2000330924A2: MULTIPATH SYSTEM OF STORAGE DEVICE**

Country: JP Japan
 Kind: A2 Document Laid open to Public inspection

Inventor: **FURUYA MITSUO;**

Assignee: **NEC CORP**
 News, Profiles, Stocks and More about this company

Published / Filed: 2000-11-30 / 1999-05-19

Application Number: JP1999000138301

IPC Code: G06F 13/14; G06F 3/06;

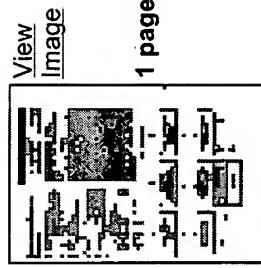
Priority Number: 1999-05- **JP1999000138301**

Abstract:

PROBLEM TO BE SOLVED: To properly decentralize the load of access to each storage device to multiple access paths by automatically detecting multiple access paths to respective storage device.

SOLUTION: A unique ID storage area 60 in a storage area 600 in a storage device is an area for storing a unique ID given by a host computer 1 to a storage device 6. A multipath detecting means 120 relates a storage device 6 to multiple access paths 400 and 401 by writing the unique ID of the storage device 6 in the unique ID storage area 60 in the storage device 6 by using one arbitrary access path between the access paths 400 and 401 between the host computer 1 and storage device 6.

COPYRIGHT: (C)2000,JPO



MULTIPATH SYSTEM OF STORAGE DEVICE (JP2000330924A2)

Page 2 of 2

INPADOC

Legal Status:
 Family:

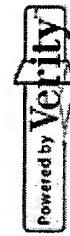
None Buy Now: [Family Legal Status Report](#)

Show 2 known family members

Other Abstract

Info:

DERABS G2001-096455 DERABS G2001-096455



[C.H.I. RESEARCH INC.](#)
Business Intelligence Reports

[Click Here to order Patent Plaques.](#)

[Gallery of Obscure Patents](#)

Nominate this for the Gallery...

© 1997-2004 Thomson [Research Subscriptions](#) | [Privacy Policy](#) | [Terms & Conditions](#) | [Site Map](#) | [Contact Us](#) | [Help](#)

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2000-330924

(P2000-330924A)

(43)公開日 平成12年11月30日 (2000.11.30)

(51)Int.Cl.
G 0 6 F 13/14
3/06

識別記号
3 2 0
3 0 1

F I
G 0 6 F 13/14
3/06

テマコード(参考)
3 2 0 C 5 B 0 1 4
3 0 1 A 5 B 0 6 5

審査請求 有 請求項の数9 OL (全 10 頁)

(21)出願番号 特願平11-138301

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(22)出願日 平成11年5月19日 (1999.5.19)

(72)発明者 古谷 満男

東京都港区芝五丁目7番1号 日本電気株式会社内

(74)代理人 100088890

弁理士 河原 純一

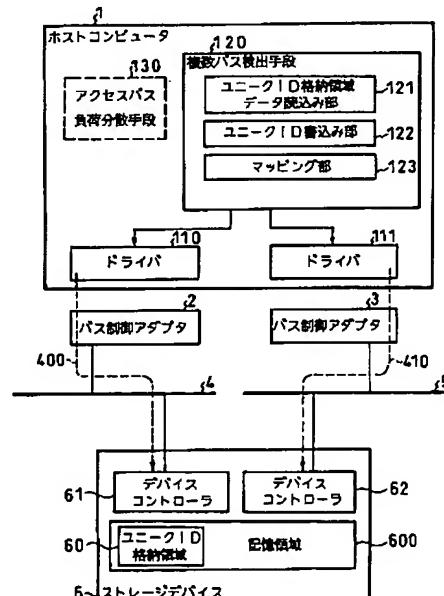
Fターム(参考) 5B014 EB03 EB04 CC02 CC07 GE04
5B065 BA01 CC03 ZA01 ZA13

(54)【発明の名称】ストレージデバイスのマルチバスシステム

(57)【要約】

【課題】各ストレージデバイスへの複数のアクセスパスを自動的に検出できるようにし、当該各ストレージデバイスに対するアクセスの負荷を複数のアクセスバスに適切に分散できるようにする。

【解決手段】ストレージデバイス6内の記憶領域60中のユニークID格納領域60は、ホストコンピュータ1によってストレージデバイス6に与えられるユニークIDを記憶するための領域である。複数バス検出手段120は、ホストコンピュータ1とストレージデバイス6との間の複数のアクセスバス400および401のうちの任意の1つのアクセスバスを使用してストレージデバイス6内のユニークID格納領域60に当該ストレージデバイス6に対するユニークIDを書き込むことにより、当該ストレージデバイス6と当該複数のアクセスバス400および401とを関連付ける。



4:制御バス

5:軽荷バス

400,401:アクセスバス

【特許請求の範囲】

【請求項1】 ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域である当該各ストレージデバイス内の記憶領域中のユニークID格納領域と、ホストコンピュータと1つのストレージデバイスとの間の複数のアクセスパスのうちの任意の1つのアクセスパスを使用して当該ストレージデバイス内の前記ユニークID格納領域に当該ストレージデバイスに対するユニークIDを書き込むことにより、当該1つのストレージデバイスと当該複数のアクセスパスとを関連付けるホストコンピュータ内の複数バス検出手段とを有することを特徴とするストレージデバイスのマルチパスシステム。

【請求項2】 ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域である当該各ストレージデバイス内の記憶領域中のユニークID格納領域と、ホストコンピュータとストレージデバイスとの間のアクセスパスを使用して、ストレージデバイスの記憶領域の前記ユニークID格納領域からあらかじめ決められた大きさのデータを読み込むホストコンピュータ内の複数バス検出手段中のユニークID格納領域データ読み込み部と、前記ユニークID格納領域データ読み込み部によりストレージデバイスから読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合に、新規なユニークIDを探番し、当該新規なユニークIDを当該ストレージデバイス内の前記ユニークID格納領域に書き込むホストコンピュータ内の複数バス検出手段中のユニークID書込み部と、前記ユニークID格納領域データ読み込み部により読み込まれたデータのフォーマットがユニークIDのフォーマットである場合には当該ユニークIDと現時点のサーチバスとのマッピングを行い、前記ユニークID格納領域データ読み込み部により読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合には前記ユニークIDと当該サーチバスとのマッピングを行い、当該マッピングの情報を有するマッピングデータをホストコンピュータ内に保持するホストコンピュータ内の複数バス検出手段中のマッピング部とを有することを特徴とするストレージデバイスのマルチパスシステム。

【請求項3】 複数バス検出手段の制御によって生成・保持されたマッピングデータを参照して各ストレージデバイスに対する複数のアクセスパスの負荷分散を行うホストコンピュータ内のアクセスパス負荷分散手段を有することを特徴とする請求項2記載のストレージデバイスのマルチパスシステム。

【請求項4】 アクセスパスがドライバ、バス制御アダプタ、制御バス、およびデバイスコントローラを通るバスであることを特徴とする請求項1、請求項2、または請求項3記載のストレージデバイスのマルチパスシステ

ム。

【請求項5】 アクセスパスがドライバ、FC-AL制御部、FC-AL、およびデバイスコントローラを通るバスであることを特徴とする請求項1、請求項2、または請求項3記載のストレージデバイスのマルチパスシステム。

【請求項6】 ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域であるユニークID格納領域を記憶領域中に有する当該各ストレージデバイスと複数のアクセスパスを介して接続しているホストコンピュータを、ホストコンピュータと1つのストレージデバイスとの間の複数のアクセスパスのうちの任意の1つのアクセスパスを使用して当該ストレージデバイス内の前記ユニークID格納領域に当該ストレージデバイスに対するユニークIDを書き込むことにより、当該1つのストレージデバイスと当該複数のアクセスパスとを関連付ける複数バス検出手段として機能させるためのプログラムを記録した記録媒体。

【請求項7】 ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域であるユニークID格納領域を記憶領域中に有する当該各ストレージデバイスと複数のアクセスパスを介して接続しているホストコンピュータを、ホストコンピュータとストレージデバイスとの間のアクセスパスを使用して、ストレージデバイスの記憶領域の前記ユニークID格納領域からあらかじめ決められた大きさのデータを読み込むユニークID格納領域データ読み込み部、前記ユニークID格納領域データ読み込み部により読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合に、新規なユニークIDを探番し、当該新規なユニークIDを当該ストレージデバイス内の前記ユニークID格納領域に書き込むユニークID書込み部、および前記ユニークID格納領域データ読み込み部によりストレージデバイスから読み込まれたデータのフォーマットがユニークIDのフォーマットである場合には当該ユニークIDと現時点のサーチバスとのマッピングを行い、前記ユニークID格納領域データ読み込み部により読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合には前記ユニークID書込み部によって新規に採番されたユニークIDと当該サーチバスとのマッピングを行い、当該マッピングの情報を有するマッピングデータをホストコンピュータ内に保持するマッピング部として機能させるためのプログラムを記録した記録媒体。

【請求項8】 アクセスパスがドライバ、バス制御アダプタ、制御バス、およびデバイスコントローラを通るバスであるストレージデバイスのマルチパスシステムに適用されることを特徴とする請求項6または請求項7記載の記録媒体。

【請求項9】 アクセスパスがドライバ、FC-AL制

御部, FC-AL, およびデバイスコントローラを通るバスであるストレージデバイスのマルチバスシステムに適用されることを特徴とする請求項6または請求項7記載の記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、特定のストレージデバイスに対してアクセスする経路（ホストコンピュータとストレージデバイスとの間のアクセスパス。例えば、ドライバ、バス制御アダプタ、制御バス、およびデバイスコントローラの組み合わせによるアクセスパス）が複数通りあるようなコンピュータシステムであるストレージデバイスのマルチバスシステムに関する。

【0002】

【従来の技術】ストレージデバイスを制御するコンピュータシステムであるストレージデバイスのマルチバスシステムにおいて、ストレージデバイスへのアクセスパスを特定するためには、各ストレージデバイスが一意に認識される必要がある。

【0003】従来、この種のストレージデバイスのマルチバスシステムでは、当該コンピュータシステムにおいてあらかじめ各ストレージデバイスに与えられたユニークなID (IDentification) が利用されて、各アクセスパスの検出が行われていた。

【0004】例えば、ファイバチャネルプロトコルが使用されるコンピュータシステムにおいては、各々のデバイスがWWN (World Wide Name。ワールド・ワイド・ネーム) という全世界でユニークなIDを持つことができ、それを使用することで各ストレージデバイスを一意に認識することが可能となる。

【0005】また、SCSI (Small Computer Systems Interface) プロトコルが使用されるコンピュータシステムにおいても、ベシダユニークなコマンドをサポートすることによって、当該コンピュータシステムに一意なIDを各デバイスに与えることができ、各ストレージデバイスを一意に認識することが可能となる。

【0006】

【発明が解決しようとする課題】しかし、上記のような従来技術によって各アクセスパスの検出を行うためには、常に各ストレージデバイスがユニークなIDを持っていることが条件となる。これに対し、一般的なストレージデバイス、特に、SCSIディスク装置等は、ユニークなIDを持っていないことがほとんどである。

【0007】したがって、従来のストレージデバイスのマルチバスシステムでは、1つのストレージデバイスに対する複数のアクセスパスを適切に検出（認識）することが困難となり、1つのストレージデバイスに対するアクセス負荷を複数のアクセスパスに適切に分散させることが難しいという問題点があった。

【0008】本発明においては、ストレージデバイスを識別するためのユニークなIDをホストコンピュータ側から与えてやることにより、ストレージデバイスを一意に認識することを可能ならしめて、各ストレージデバイスに対する複数のアクセスパスの検出を実現できるストレージデバイスのマルチバスシステムを提供する。

【0009】すなわち、本発明の目的は、1つのストレージデバイスへの複数のアクセスパスを自動的に検出できるようにして、当該ストレージデバイスに対するアクセスの負荷を各アクセスパスに適切に分散することができる構成を有するストレージデバイスのマルチバスシステムを提供することにある。

【0010】なお、本願発明に対する従来技術に関する特許公報としては、特公平6-54481号公報がある。

【0011】この公報に記載された技術（データ処理システム）は、CPUにバス情報作成手段を有し、当該バス情報作成手段がチャネル装置と磁気ディスク装置とを結ぶアクセスパス情報を作成する。

【0012】しかし、この従来技術には、一般的な磁気ディスク装置をホストコンピュータが制御するコンピュータシステムにおいては適用できないという問題点があった。

【0013】このような問題点が存在する理由は、この技術が「チャネル装置や磁気ディスク装置の位置関係がハードウェア情報としてあらかじめ認識されている」という特殊性を前提にしたコンピュータシステムを想定しているためである。

【0014】

【課題を解決するための手段】本発明のストレージデバイスのマルチバスシステムは、ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域である当該各ストレージデバイス内の記憶領域中のユニークID格納領域と、ホストコンピュータとストレージデバイスとの間のアクセスパスを使用して、ストレージデバイスの記憶領域の前記ユニークID格納領域からあらかじめ決められた大きさのデータを読み込むホストコンピュータ内の複数バス検出手段中のユニークID格納領域データ読み込み部と、前記ユニークID格納領域データ読み込み部によりストレージデバイスから読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合に、新規なユニークIDを採番し、当該新規なユニークIDを当該ストレージデバイス内の前記ユニークID格納領域に書き込むホストコンピュータ内の複数バス検出手段中のユニークID書き込み部と、前記ユニークID格納領域データ読み込み部により読み込まれたデータのフォーマットがユニークIDのフォーマットである場合には当該ユニークIDと現時点のサーチバスとのマッピングを行い、前記ユニークID格納領域データ読み込み部により読み込まれたデータの

フォーマットがユニークIDのフォーマットと異なる場合には前記ユニークID書込み部によって新規に採番されたユニークIDと当該サーチバスとのマッピングを行い、当該マッピングの情報を有するマッピングデータをホストコンピュータ内に保持するホストコンピュータ内の複数バス検出手段中のマッピング部とを有する。

【0015】なお、より一般的には、本発明のストレージデバイスのマルチバスシステムは、ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域である当該各ストレージデバイス内の記憶領域中のユニークID格納領域と、ホストコンピュータと1つのストレージデバイスとの間の複数のアクセスパスのうちの任意の1つのアクセスパスを使用して当該ストレージデバイス内の前記ユニークID格納領域に当該ストレージデバイスに対するユニークIDを書き込むことにより、当該1つのストレージデバイスと当該複数のアクセスパスとを関連付けるホストコンピュータ内の複数バス検出手段とを有すると表現することができる。

【0016】また、このようなストレージデバイスのマルチバスシステムは、ホストコンピュータによって各ストレージデバイスに与えられるユニークIDを記憶するための領域であるユニークID格納領域を記憶領域中に有する当該各ストレージデバイスと複数のアクセスパスを介して接続しているホストコンピュータを、ホストコンピュータと1つのストレージデバイスとの間の複数のアクセスパスのうちの任意の1つのアクセスパスを使用して当該ストレージデバイス内の前記ユニークID格納領域に当該ストレージデバイスに対するユニークIDを書き込むことにより、当該1つのストレージデバイスと当該複数のアクセスパスとを関連付ける複数バス検出手段として機能させるためのプログラムを記録した記録媒体として実現することも可能である。

【0017】さらに、本発明のストレージデバイスのマルチバスシステムは、複数バス検出手段の制御によって生成・保持されたマッピングデータを参照して各ストレージデバイスに対する複数のアクセスパスの負荷分散を行うホストコンピュータ内のアクセスパス負荷分散手段を付加することも可能である。

【0018】

【発明の実施の形態】次に、本発明について図面を参考して詳細に説明する。

【0019】(1) 第1の実施の形態

図1は、本発明の第1の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【0020】図1を参照すると、本実施の形態に係るストレージデバイスのマルチバスシステムは、プログラム制御により動作するホストコンピュータ1と、ホストコンピュータ1に接続されたバス制御アダプタ2および3

と、制御バス4および5と、ストレージデバイス6とを含んで構成されている。なお、図1には示していないが、当該ストレージデバイスのマルチバスシステムには、ストレージデバイス6を含む複数のストレージデバイスが存在している。

【0021】ストレージデバイス6は、デバイスコントローラ61および62と、ユニークID格納領域60を有する記憶領域600とを含んで構成されている。

【0022】ユニークID格納領域60は、記憶領域600内のあらかじめ決められたアドレスの場所に、あらかじめ決められた大きさの、あらかじめ決められたフォーマットのデータであるユニークID（ストレージデバイス6を識別するためのID）を格納している（当初よりユニークIDを格納しているわけではなく、ホストコンピュータ1の制御によってユニークIDが与えられる）。

【0023】ホストコンピュータ1は、バス制御アダプタ2を制御するドライバ110と、バス制御アダプタ3を制御するドライバ111と、各ストレージデバイス（例えば、ストレージデバイス6）への複数のアクセスパス（例えば、ストレージデバイス6に対するアクセスパス400および401）を検出し、それらが当該ストレージデバイスに対するアクセスパスであることを関連付ける（マッピングする）複数バス検出手段120とを含んで構成されている。なお、ホストコンピュータ1内の破線のボックスで示すアクセスパス負荷分散手段130については、後述する。

【0024】複数バス検出手段120は、ユニークID格納領域データ読み込み部121と、ユニークID書込み部122と、マッピング部123とを含んで構成されている。

【0025】複数バス検出手段120内の各部は、それぞれ、概略次のように動作する。

【0026】ユニークID格納領域データ読み込み部121は、ホストコンピュータ1とストレージデバイスとの間のアクセスパス（例えば、ホストコンピュータ1とストレージデバイス6との間のアクセスパス400および401）を使用して、ストレージデバイスの記憶領域のユニークID格納領域（例えば、ストレージデバイス6の記憶領域600のユニークID格納領域60）からあらかじめ決められた大きさのデータを読み込む。

【0027】ユニークID書込み部122は、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがあらかじめ決められたフォーマット、すなわちホストコンピュータ1によって決定されたユニークIDのフォーマットと異なる場合に、新規なユニークIDを採番し、当該新規なユニークIDをユニークID格納領域（ユニークID格納領域データ読み込み部121によって当該データが読み込まれたユニークID格納領域。例えば、ユニークID格納領域60）に書

き込む。なお、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがユニークIDのフォーマットである場合には、新しくユニークIDを書き込むことはない。

【0028】マッピング部123は、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがユニークIDのフォーマットである場合には当該ユニークIDと現時点のサーチパス（上記のアクセスで使用されたアクセスパス、すなわち検出対象のアクセスパス）とのマッピングを行い、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがユニークIDのフォーマットと異なる場合にはユニークID書込み部122によって新規に採番されたユニークIDと当該サーチパスとのマッピングを行い、当該マッピングの情報を有するマッピングデータをホストコンピュータ1内に保持する。このマッピングにより、例えば、マッピング対象のユニークID（ストレージデバイス6を識別するためのユニークID）が共通であるアクセスパス400とアクセスパス401とが1つのストレージデバイス6に対しての複数のアクセスパスとして、ホストコンピュータ1により認識されることになる。

【0029】図2は、本実施の形態に係るストレージデバイスのマルチバスシステムの処理（アクセスパス検出・マッピングデータ生成時の処理）を示す流れ図である。この処理は、最初アクセスパスサーチステップA1と、ユニークID格納領域データ読み込みステップA2と、フォーマット判定ステップA3と、ユニークID新規採番ステップA4と、ユニークID書込みステップA5と、ユニークID・サーチバスマッピングステップA6と、次アクセスパスサーチステップA7と、サーチバス有無判定ステップA8とからなる。

【0030】次に、このように構成された本実施の形態に係るストレージデバイスのマルチバスシステムの動作について詳細に説明する。

【0031】ホストコンピュータ1内の複数バス検出手段120は、複数のアクセスパスを検出し、各ストレージデバイス（例えば、ストレージデバイス6）と当該ストレージデバイスをアクセスするための複数のアクセスパス（例えば、ストレージデバイス6をアクセスするためのアクセスパス400および401）とを関係付ける（マッピングする）ために、以下に示すような処理を行う（図2参照）。

【0032】まず、複数バス検出手段120内のユニークID格納領域データ読み込み部121は、最初のアクセスパスのサーチ（検出）を行う。すなわち、ユニークID格納領域データ読み込み部121は、最初のアクセスパスとして、1つのアクセスパス（ここでは、図1中のドライバ110、バス制御アダプタ2、制御バス4、およびデバイスコントローラ61を通るアクセスパス400

とする）を検出する（図2のステップA1）。なお、このようにして検出されたアクセスパスを「サーチパス」と呼ぶ。

【0033】次に、ユニークID格納領域データ読み込み部121は、ステップA1で検出したアクセスパス400（サーチパス）を用いて、ストレージデバイス6の記憶領域600内の特定のアドレスの領域（ユニークID格納領域60）に格納されているデータ（指定のデータ）を読み込む（ステップA2）。

【0034】複数バス検出手段120内のユニークID書込み部122は、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがユニークIDのフォーマット（正しいフォーマット）であるか否かを判定（検査）する（ステップA3）。すなわち、当該データが複数バス検出手段120によって書き込まれたデータ（つまり、ユニークID）であるか否かを判定する。

【0035】この場合（アクセスパス400がサーチパスである場合）には、ユニークID格納領域60内のデータはユニークIDではないので、ステップA3の判定結果は「NO」となる。

【0036】ユニークID書込み部122は、上記のようにステップA3で「当該データは正しいフォーマット（ユニークIDのフォーマット）ではない」と判定した場合には、ユニークIDを新規に採番し（ステップA4）、ストレージデバイス6の記憶領域600のユニークID格納領域60にその新規なユニークIDを書き込む（ステップA5）。

【0037】複数バス検出手段120内のマッピング部123は、ステップA5の処理の終了後に、ステップA5で書き込まれたユニークID（ストレージデバイス6に対応するユニークID）と現時点におけるサーチバス（ここでは、アクセスパス400）とをマッピングし、そのマッピングの情報を有するマッピングデータをホストコンピュータ1内に記憶（保持）する（ステップA6）。

【0038】そして、複数バス検出手段120内のユニークID格納領域データ読み込み部121は、次のアクセスパスのサーチ（検出）を行う。すなわち、ユニークID格納領域データ読み込み部121は、次のアクセスパスとして、未処理の1つのアクセスパスの検出を試み（ステップA7）、ステップA7でアクセスパスを検出できたか否か（サーチバスがあるか否か）を判定（チェック）する（ステップA8）。ここでは、図1中のドライバ111、バス制御アダプタ3、制御バス5、およびデバイスコントローラ62を通るアクセスパス401がサーチバスとして検出されるものとする。

【0039】ユニークID格納領域データ読み込み部121によってステップA8で「サーチバスがある」と判定された場合（ここでは、この場合に該当する）には、複

数バス検出手段120は、上記と同様に、ステップA2以下の処理を実行する。

【0040】すなわち、ユニークID格納領域データ読み込み部121は、ステップA7で検出したアクセスパス401（サーチパス）を用いて、ストレージデバイス6の記憶領域600内のユニークID格納領域60に格納されているデータを読み込む（ステップA2）。

【0041】複数バス検出手段120内のユニークID書き込み部122は、ユニークID格納領域データ読み込み部121により読み込まれたデータのフォーマットがユニークIDのフォーマットであるか否かを判定する（ステップA3）。

【0042】この場合（アクセスパス401がサーチパスである場合）には、ユニークID格納領域60内のデータはユニークIDであるので、ステップA3の判定結果は「YES」となる。すなわち、アクセスパス401を介してデータが読み出されたユニークID格納領域60には、すでにアクセスパス400を介して上記のようにユニークIDが書き込まれているため、判定対象のデータのフォーマットはユニークIDのフォーマットとなっている。

【0043】ユニークID書き込み部122は、上記のようにステップA3で「当該データは正しいフォーマット（ユニークIDのフォーマット）である」と判定した場合には、ユニークIDの書き込みを行うことなく、複数バス検出手段120内のマッピング部123に制御を渡す。

【0044】マッピング部123は、ステップA2で読み出されたデータ（ストレージデバイス6に対応するユニークID）と現時点におけるサーチパス（ここでは、アクセスパス401）とをマッピングし、そのマッピングの情報を有するマッピングデータをホストコンピュータ1内に記憶（保持）する（ステップA6）。

【0045】なお、ステップA8で「サーチパスがない」と判定された場合には、複数バス検出手段120は、図2に示す処理を終了させる。

【0046】このようにして、ホストコンピュータ1は、複数バス検出手段120によって生成されたマッピングデータ（例えば、アクセスパス400および401とストレージデバイス6とが関連付けられた情報を有するマッピングデータ）を保持することができる。これにより、ホストコンピュータ1は、アクセスパス400とアクセスパス401とは同一のストレージデバイス6に対しての複数のアクセスパスであるとして認識し、その認識に基づいてストレージデバイス6へのアクセスの負荷をアクセスパス400とアクセスパス401とに適切に分散させることができる。

【0047】具体的には、図1中の破線のボックスで示すように、複数バス検出手段120の制御によって生成・保持されたマッピングデータを参照して各ストレージ

デバイス（例えば、ストレージデバイス6）に対するアクセスパス（例えば、アクセスパス400および401）の負荷分散を行うアクセスパス負荷分散手段130を、ホストコンピュータ1の構成要素とすることが考えられる。

【0048】(2) 第2の実施の形態

図3は、本発明の第2の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【0049】図3を参照すると、本実施の形態に係るストレージデバイスのマルチバスシステムは、ホストコンピュータ1001と、FC-AL (Fiber Channel-Arbitrated Loop) 制御部1301～1309と、FC-AL (ファイバチャネルのローカルループ) 1401～1403と、ストレージデバイス2001とを含んで構成されている。なお、図3には示していないが、当該ストレージデバイスのマルチバスシステムには、ストレージデバイス2001を含む複数のストレージデバイスが存在している。

【0050】ホストコンピュータ1001は、複数バス検出手段1100と、ドライバ1201～1209とを含んで構成されている（アクセスパス負荷分散手段1300については後に言及する）。

【0051】複数バス検出手段1100は、ユニークID格納領域データ読み込み部1101と、ユニークID書き込み部1102と、マッピング部1103とを含んで構成されている。

【0052】ストレージデバイス2001は、デバイスコントローラ2101～2103と、ユニークID格納領域2110を有する記憶領域2100とを含んで構成されている。

【0053】ユニークID格納領域2110は、記憶領域2100内のあらかじめ決められたアドレスの場所に、あらかじめ決められた大きさの、あらかじめ決められたフォーマットのデータであるユニークID（ストレージデバイス2001を識別するためのID）を格納している（当初よりユニークIDを格納しているわけではなく、ホストコンピュータ1001の制御によってユニークIDが与えられる）。

【0054】本実施の形態は、ホストコンピュータ1001からストレージデバイス2001をアクセスするバス（アクセスバス）が9つに多重化されている点と、アクセスバスがドライバ、FC-AL制御部、FC-AL、およびデバイスコントローラの組み合わせ（例えば、ドライバ1201、FC-AL制御部1301、FC-AL1401、およびデバイスコントローラ2101を通るバス）から構成されている点とで、図1に示す第1の実施の形態と異なっている。

【0055】このように、本発明は、ある特定のストレージデバイスにアクセスするためのアクセスバスが図1

に示すような単なる2通りだけではなく、N(3以上の任意の正整数)通りに拡張されていても実施することが可能となる。また、図1に示すようなアクセスパスの様（ドライバ、バス制御アダプタ、制御バス、およびデバイスコントローラを通る様）には限られず、図3に示すような様のアクセスパス（ファイバチャネルのような網目状につながるアクセスパス）を用いても、本発明を実施することが可能になる。

【0056】なお、本実施の形態における複数バス検出手段1100（ユニークID格納領域データ読み込み部1101、ユニークID書き込み部1102、およびマッピング部1103）の動作の内容は、第1の実施の形態における複数バス検出手段120（ユニークID格納領域データ読み込み部121、ユニークID書き込み部122、およびマッピング部123）の動作の内容と同様になる。

【0057】また、本実施の形態においても、図1中のアクセスパス負荷分散手段130と同様の手段を設けることが可能である。例えば、図3中の破線のボックスで示すように、複数バス検出手段1100の制御によって生成・保持されたマッピングデータを参照して各ストレージデバイス（例えば、ストレージデバイス2001）に対するアクセスパス（例えば、図3に示すホストコンピュータ1001とストレージデバイス2001との間の9通りのアクセスパス）の負荷分散を行うアクセスパス負荷分散手段1300を、ホストコンピュータ1001の構成要素とすることが考えられる。

【0058】(3) 第3の実施の形態

図4は、本発明の第3の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【0059】図4を参照すると、本発明の第3の実施の形態に係るストレージデバイスのマルチバスシステムは、図1に示した第1の実施の形態に係るストレージデバイスのマルチバスシステムに対して、複数バス検出処理プログラムを記録した記録媒体40を備える点が異なっている。この記録媒体40は、磁気ディスク、半導体メモリ、その他の記録媒体であってよい。

【0060】複数バス検出処理プログラムは、記録媒体40からホストコンピュータ1（各ストレージデバイス（ストレージデバイス6が含まれる）と複数のアクセスパス（アクセスパス400および401が含まれる）を介して接続しているホストコンピュータ）に読み込まれ、当該ホストコンピュータ1の動作を複数バス検出手段120（ユニークID格納領域データ読み込み部121、ユニークID書き込み部122、およびマッピング部123）として制御する。複数バス検出処理プログラムの制御による複数バス検出手段120の動作は、第1の実施の形態における複数バス検出手段120（ユニークID格納領域データ読み込み部121、ユニークID書き込み部122、およびマッピング部123）の動作と全く同様になる。

み部122、およびマッピング部123）の動作と全く同様になるので、その詳しい説明を割愛する。

【0061】(4) 第4の実施の形態

図5は、本発明の第4の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【0062】図5を参照すると、本発明の第4の実施の形態に係るストレージデバイスのマルチバスシステムは、図3に示した第2の実施の形態に係るストレージデバイスのマルチバスシステムに対して、複数バス検出処理プログラムを記録した記録媒体50を備える点が異なっている。この記録媒体50は、磁気ディスク、半導体メモリ、その他の記録媒体であってよい。

【0063】複数バス検出処理プログラムは、記録媒体50からホストコンピュータ1001（各ストレージデバイス（ストレージデバイス2001が含まれる）と複数のアクセスパスを介して接続しているホストコンピュータ）に読み込まれ、当該ホストコンピュータ1001の動作を複数バス検出手段1100（ユニークID格納領域データ読み込み部1101、ユニークID書き込み部1102、およびマッピング部1103）として制御する。複数バス検出処理プログラムの制御による複数バス検出手段1100の動作は、第2の実施の形態における複数バス検出手段1100（ユニークID格納領域データ読み込み部1101、ユニークID書き込み部1102、およびマッピング部1103）の動作と全く同様になる。

【0064】

【発明の効果】以上説明したように、本発明によると、以下に示すような効果が生じる。

【0065】第1の効果は、従来と同一のアクセスパス（例えば、ドライバ、バス制御アダプタ、制御バス、およびデバイスコントローラからなるアクセスパス）を用いて、かつ、オペレータを介入することなく、1つのストレージデバイスに対しての複数のアクセスパスを当該ストレージデバイスと関連付けて検出することができるにある。

【0066】このような効果が生じる理由は、ストレージデバイスの記憶領域にホストコンピュータにより与えられたユニークIDを格納するためのユニークID格納領域を設け、当該ユニークIDによって当該ストレージデバイスへのアクセスパスを当該ストレージデバイスと対応付けて識別するようにしたからである。

【0067】また、第2の効果は、上述のようにしてストレージデバイスとマッピング（関連付け）させて検出した複数のアクセスパスに関する情報（マッピングデータ）を用いて、ストレージデバイスに対するアクセスを行うことにより、当該ストレージデバイスへの1つのアクセスパスだけに負荷がかからないようにアクセス負荷を複数のアクセスパスに適切に分散させることができ

なるということである。

【0068】ここで、このような第2の効果を実現するために、例えば、アクセスバス負荷分散手段を設けることが考えられる。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【図2】図1に示すストレージデバイスのマルチバスシステムの処理（アクセスバス検出・マッピングデータ生成時の処理）を示す流れ図である。

【図3】本発明の第2の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

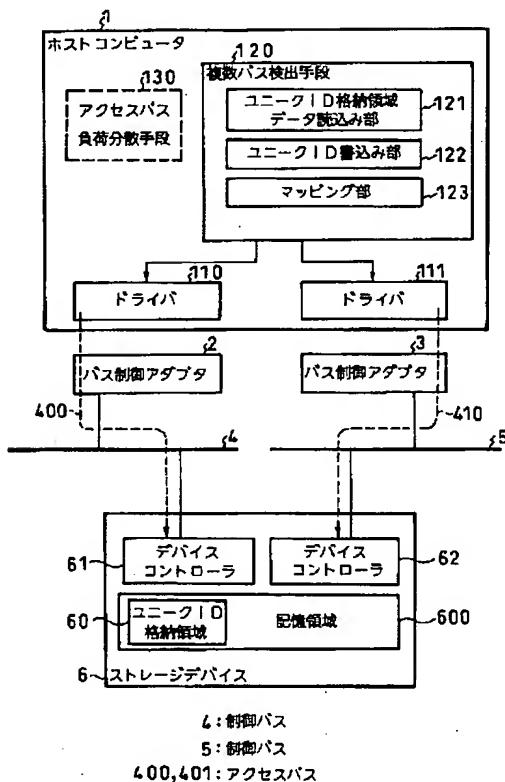
【図4】本発明の第3の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

【図5】本発明の第4の実施の形態に係るストレージデバイスのマルチバスシステムの構成を示すブロック図である。

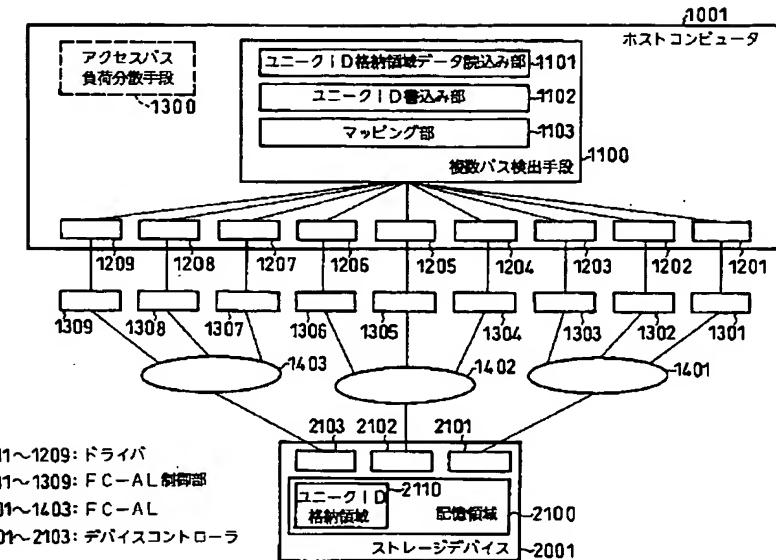
【符号の説明】

- 1, 1101 ホストコンピュータ
- 2, 3 バス制御アダプタ
- 4, 5 制御バス
- 6, 2001 ストレージデバイス
- 40, 50 記録媒体
- 60, 2110 ユニーク ID格納領域
- 61, 62, 2101~2103 デバイスコントローラ
- 110, 111, 1201~1209 ドライバ
- 120, 1100 複数バス検出手段
- 121, 1101 ユニーク ID格納領域データ読み込み部
- 122, 1102 ユニーク ID書き込み部
- 123, 1103 マッピング部
- 130, 1300 アクセスバス負荷分散手段
- 400, 401 アクセスバス
- 600, 2100 記憶領域
- 1301~1309 FC-AL制御部
- 1401~1403 FC-AL

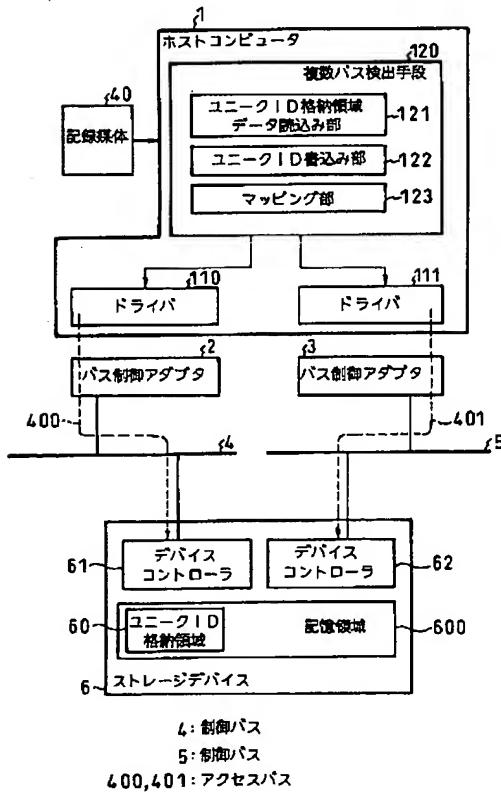
【図1】



【図3】



【図4】



【図5】

